

Bits and Bytes

Stellenwertsysteme

Skizzenzeit ||||| ||||| ||||| ||

Römer MM XX III sehr ungeeignet zum Rechnen

Dezimalsystem 2023 = $2 \cdot 1000 + 0 \cdot 100 + 2 \cdot 10 + 3 \cdot 1$
Zehnersystem = $2 \cdot 10^3 + 0 \cdot 10^2 + 2 \cdot 10^1 + 3 \cdot 10^0$

↑
Stellenwertsystem zur Basis 10: zehn Ziffern 0, 1, 2, 3, 4, ..., 9

↳ Wert einer Ziffer hängt von ihrer Stelle ab

- z.B. die Ziffer 2 in 2023
- Nullen sind wichtig: $2023 \neq 223$
- Warum 10er-Potenzen? 10 Finger

Fünfersystem: das Stellenwertsystem zur Basis 5,
fünf Ziffern: 0, 1, 2, 3, 4

3	2	0	1
↑	↑	↑	↑
	Anzahl der 125er	Anzahl der 25er	Anzahl der 1er

= $3 \cdot 125 + 2 \cdot 25 + 0 \cdot 5 + 1 \cdot 1$
= 426

$1 = 5^0$	} · 5
$5 = 5^1$	
$25 = 5^2$	
$125 = 5^3$	

$$(3201)_5 = (426)_{10}$$

Aufgabe: $(2023)_{10} = (31043)_5$

Systematischer Algorithmus / Verfahren

„dividiere solange durch 5 mit Rest, bis Null herauskommt“

<u>2023</u>	Rest	<u>3</u>
↓ :5		
<u>404</u>	Rest	4
↓		
80	Rest	0
↓		
16	Rest	1
↓		
3	Rest	3
↓		
<u>0</u>		

$$(31043)_5 = (2023)_{10}$$

Idee dahinter: Die letzte Ziffer einer Zahl im Dezimalsystem ist der Rest der Division dieser Zahl durch 10.

2023

↑ Rest der Division von 2023 durch 10

Aufgabe: $(1296)_{10} = (\quad)_5$

per Algorithmus + Probe

1296	1	
259	4	
51	1	
10	0	
2	2	
0	0	0020141
0	0	
0		

$$1 \cdot 1 + 4 \cdot 5 + 1 \cdot 25 + 0 \cdot 125 + 2 \cdot 625 = 1296 \quad \checkmark$$

Primarschule

Zahl im 5er-System von 0 bis 32

Kleines Erhspluseins

Kleines Erhmaleins

schriftliche Addition und Multiplikation
Dasselbe dann auch im Zweiersystem, alles an Tafel von SuS angeschrieben.

Logische Schaltungen

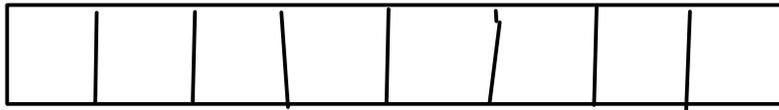
Bit = **binary digit** = Binärziffer,
d.h. 0 oder 1

Byte = Folge von 8-Bit bzw. die Möglichkeit, eine
solche Folge zu speichern
= 8-stellige Binärzahl, z.B. 00101101

Wie viele verschiedene Zahlen kann man in einem Byte speichern?

z.B. 0000 0000, 00000001, 1111 1111

Man kann $2^8 = 256$ Zahlen speichern:



↖ ↗
jeweils 2 Möglichkeiten

Ziel: Entwurf einer logischen Schaltung, die zwei Byte addieren kann.

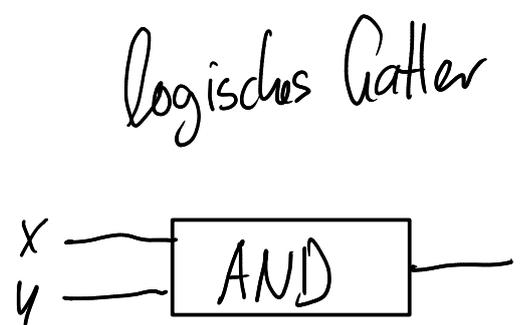
Boolesche / logische Verknüpfungen

True = wahr = AN = ON = 1

False = falsch = AUS = OFF = 0

Logisches Und (Konjunktion)

x	y	x AND y
0	0	0
0	1	0
1	0	0
1	1	1



Mathematische Notation

x \wedge y statt x AND y
↑
1

stilisiertes A
für AND.

Logisches Oder (Disjunktion)

x	y	x OR y
0	0	0
0	1	1
1	0	1
1	1	1

\equiv x \vee y

↑
lateinisch vel = oder

Logisches Nicht (Negation)

x	NOT x = \bar{x}
0	1
1	0

Aufgabe: Fülle aus!

a	b	$\overline{a \wedge b}$	$\overline{a \vee b}$	$\overline{a} \wedge \overline{b}$	$\overline{a} \vee \overline{b}$	$a \wedge b$	$a \vee b$	\overline{a}	\overline{b}
0	0	1	1	1	1	0	0	1	1
0	1	1	0	0	1	0	1	1	0
1	0	1	0	0	1	0	1	0	1
1	1	0	0	0	0	1	1	0	0

gleich

gleich

$$\overline{a \wedge b} = \overline{a} \vee \overline{b}$$

$$\overline{a \vee b} = \overline{a} \wedge \overline{b}$$

} de Morgansche Gesetze

Es gibt einige ähnliche Logik-Gesetze,

die man genauso beweist, vgl. Wikipedia

Wegen der Assoziativgesetze darf

man $a \vee b \vee c$ statt $(a \vee b) \vee c = a \vee (b \vee c)$

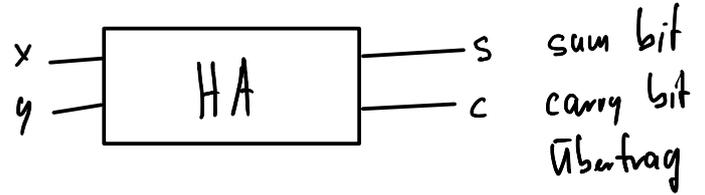
und $a \wedge b \wedge c$ statt $(a \wedge b) \wedge c = a \wedge (b \wedge c)$

Schreiben.

Ziel: 4-Bit-Addierer bauen

dazu benötige

(1) Halbaddierer (HA) addiert 2 Bit (d.h. zwei einstellige Binärzahlen)



x	y	c	s	x v y
0	0	0	0	0
0	1	0	1	1
1	0	0	1	1
1	1	1	0	1

$$C = x \wedge y$$

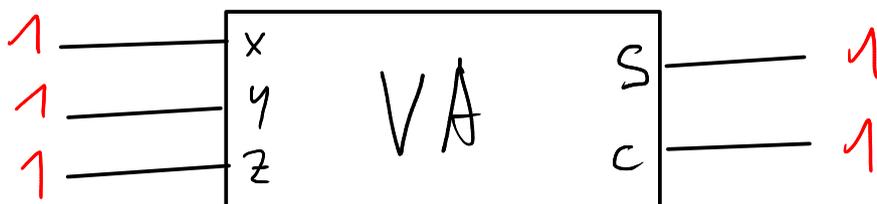
exklusives Oder
Entweder - Oder

$$S = x \text{ XOR } y$$

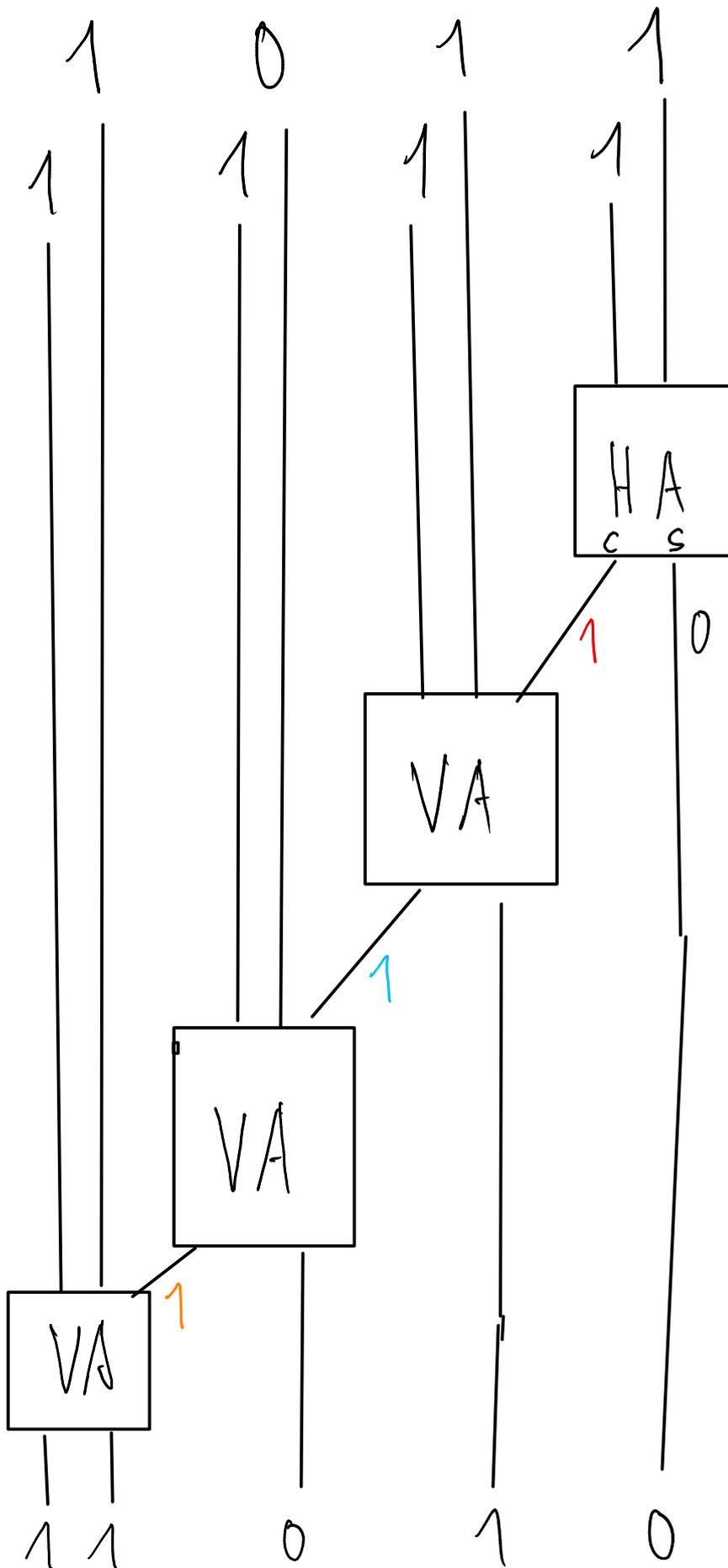
$$= (\bar{x} \wedge y) \vee (x \wedge \bar{y})$$

disjunktive Normalform.

(2) Volladdierer (VA) addiert 3 Bit.



$$1 + 1 + 1 = 11$$



$$\begin{array}{r}
 1011 \\
 + 1111 \\
 \hline
 11010
 \end{array}$$